# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

58-204540

(43)Date of publication of application: 29.11.1983

(51)Int.CI. H01L 21/306

(21)Application number : 57–087150 (71)Applicant : MATSUSHITA ELECTRIC WORKS LTD (22)Date of filing : 22.05.1982 (72)Inventor : TOMONARI SHIGEAKI

### (54) MANUFACTURE OF SEMICONDUCTOR DEVICE

#### (57)Abstract:

PURPOSE: To enable to selectively etch a BSG film by employing a solution which contains fluoric acid and nitric acid in an etchant of the film.

CONSTITUTION: In etching a BSG film, a solution which is mixed at a ratio of water: nitric acid: fluoric acid = 4:1:1 is employed. This etchant has 2,200Å/min of etching rate of the BSG film larger than 750Å/min of an SiO2 film. Accordingly, the BSG film on the SiO2 film can be selectively etched without damaging the SiO2 film.

#### **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998,2000 Japanese Patent Office

## (9 日本国特許庁 (JP)

①特許出願公開

# ⑫公開特許公報(A)

昭58—204540

Int. Cl.<sup>3</sup>
 H 01 L 21/306

識別記号

庁内整理番号 8223-5F 43公開 昭和58年(1983)11月29日

発明の数 1 審査請求 未請求

(全 3 頁)

#### 59半導体装置の製法

20特

願 昭57-87150

22出

願 昭57(1982)5月22日

70発 明 者 友成恵昭

門真市大字門真1048番地松下電

工株式会社内

⑪出 願 人 松下電工株式会社

門真市大字門真1048番地

⑭代 理 人 弁理士 松本武彦

٠**٥** - ن

BB \$441 433

1. 発明の名称

半導体装置の製法

- 2. 特許請求の範囲
- (1) 酸化膜パターンの上にホウ素シリケート膜が形成されている半導体基板を準備する工程を、 このホウ素シリケート膜のホウ素を半導体基板の に熱拡散する工程と、熱拡散後ホウ素シリケート 膜をエッチング液で除去する工程を含む半導体を 置の製法であつて、エッチング液として、フッ検 を含むとともに、硝酸を含むものを用いることを 特徴とする半導体装置の製法。
- (2) エッチング液が、水と硝酸とフツ酸とを重量基準で、水:硝酸:フッ酸=4:1:1の割合で混合したものである特許請求の範囲第1項記載の半導体装置の製法。
- 3. 発明の詳細な説明

との発明は、半導体装置の製法に関するもので ある。

半導体装置、例えばバイポーラ集積回路は、つ

ぎのようにして製造されている。すなわち、第1 図に示すような、内部にN<sup>+</sup>形埋込層1を有し、表 面にN形エピタキシャル層2が形成されたP形シ リコン基板 3 を酸化雰囲気中にさらし、第2図に 示すようにN形エピタキシャル層2の上にシリコ ン酸化膜 4 を成長させる。酸化膜 4 の厚みは、約 8000 人である。 つぎに、フォトレジスト加工を 施し、第8図に示すように酸化膜4によるアイソ レーションパターン5を形成する。ついで、上記 パターン 5 の上にホウ素シリケートガラス (BSG) を低温気相成長させて第 4 図に示すようにBSC膜 (約 10000 A)7を形成し、アイソレーションパタ ーン 5 の開孔 6 からBSC膜 7 中のホゥ素をN形ェ ピタキシャル暦 2 内に熱拡散させ( プレデポジシ ョン)P<sup>+</sup>形拡散膳8を形成する。つぎに、エッチ ング液を用いてBSG膜7を除去し、さらに第5図 **化示すようにエピタキシャル層2中にポロン拡散** を行い(ドライブイン·)、N形エピタキシャル層 2 を P<sup>+</sup>形 拡 散 層 8 で 分 離 し ア イ ソ レ ー シ ョ ン 領 域 を形成する。これ以降は、ベース・パターニング

特開昭58-204540(2)

(開孔)→第2低温気相成長およびベース拡散→ エミッタ・パターニング→第3低温気相成長およ びエミッタ拡散→コンタクト・パターニング→配 線パターニング→シランコート等の工程を経るこ とにより、パイポーラ集積回路が得られる。

化腹4のエッチングレートがBSG 膜7のエッチングレートよりもかなり高いため、他の部分のBSG 膜7が完全に除去される前に酸化膜4が侵されいターンが壊される。そのため、次工程のマスク合わせができなくなつていた。とのように、とれまでは、BSG 膜7のエッチング除去を満足しうるように行うことが困難であり、エッチング除去の制御に非常に神経をつかつていた。

この発明者は、なんとかこのような問題を解決しえないかと研究に研究を重ねた結果、BSG膜のエッチング液として、フッ酸を含むとともに、硝酸を含むものを用いると所期の目的を達成しうることを見いたしこの発明を完成した。

すなわち、この発明は、酸化膜バターンの上に ホウ素シリケート膜が形成されている半導体を を準備する工程と、このホウ素シリケート膜のホ ウ素を半導体基板内に無拡散する工程と、熱拡散 後ホウ素シリケート膜をエッチング液で除去する 工程を含む半導体装置の製法であつて、エッチン グ液として、フッ酸を含むとともに、硝酸を含む

ものを用いることをその特徴とするものである。 つぎに、との発明を実施例にもとづいて詳しく 説明する。

#### 〔実施例1〕

BSG膜のエッチンク液として、水(H2O)と硝 **敬 ( HNO g ) とフッ酸 ( HF ) とを、水:硝酸:フ** ツ酸=4:1:1の割合で混合したものを準備し た。とのエッチング液は、窒温22℃、湿度45 あにおけるBSG蟆のエッチングレートが2200Å分 で、 敬化膜のエッチングレートが750 A/分であり、 これまでのものとは異なり、BSG模に対するエッ チングレートの方が酸化膜に対するそれよりもは るかに高いものであつた。このエッチング液を用 い、第4図のように形成されたBSG襲?をエッチ ング除去した。との場合、エッチング液のエッチ ングレートが、酸化膜4に対するよりもBSG膜で に対する方がはるかに高いため、BSG膜7の選択 エッチングが可能になり、安化膜4のパターンを 殆ど損傷させることなく、BSC膜7を除去できた。 なむ、これ以降の工程は、昏頭の従来例と同様の

工程で行つた。

## 〔寒施例2〕

エッチング液として、フッ化アンモニウム
(NH4F)と硝酸(HNOa)とフッ酸(HF)とを、
重量基準で、3:2:1の割合で混合したものを
用いた。とのように、エッチング液中の硝酸の使
用割合が多くなる程、BSG膜に対するエッチング
レートが高くなる。このエッチング液のBSG膜に
対するエッチングレートは、9000 A/分であつた。
それ以外は実施例1と同様にして優れた効果を得
た。

# 持開昭58-204540(3)

### 4. 図面の簡単な説明

第 1 図ないし第 5 図は、 B 5 G 塡を用いたアイソレーション 領域形成工程説明図である。

> 帮 許 出 鄭 人 松下電工株式会社 代理人 弁理士 松 本 武 彦

